

アナログ回路設計技術の基礎と応用

1名分料金で
2人目無料

～配線遅延や電力、熱、ノイズ～FPGA、SoCデジタルシステムを支える～

【LIVE配信】

- ◆日時: 2025年11月27日(木) 10:30～16:30
- ◆会場: 自宅や職場など世界中どこでも受講可
- ◆聴講料: 1名につき55,000円(税込、資料付)

※会員登録(無料)をさせていただいた方には下記の割引・特典を適用します。

- ・1名でお申込みされた場合、1名につき49,500円(税込)
- ・2名同時でお申し込みされた場合、2人目は無料(2名で55,000円(税込))

セミナーお申込みFAX

03-5857-4812

※お申込み確認後は弊社よりご連絡いたします。

●講師: 神上コーポレーション株式会社 顧問 多胡 隆司 氏

FPGAやSoCなどを主体にしたデジタル回路も複雑なシステムになると確実に動作させることが難しくなってきます。その際にアナログ技術の知識が解ると手戻りを減らすことができる可能性があるのですが、所謂アナログ技術入門というより高周波に関する技術とか、熱に関する知識が必要になってきます。設計の初期段階やシステム構想の段階でアナログ技術の理解があれば検討手順を効率化できる可能性があります。

デジタル回路を主体とした設計をされている皆さんにもシステム全体を見渡す必要のある方にもお役に立てると思います。参考にいただければ幸いです。

【プログラム】※内容を省略して掲載しております。詳細はHPでご確認下さい。

1. 概要

2. 配線と遅延 ～システム設計で使えるアナログ技術～

2-1. 配線

- 2-1-1. 配線遅延
- 2-1-2. 終端
- 2-1-3. 配線抵抗
- 2-1-4. プリント基板配線

2-2. 基板間信号伝送

2-3. 基板設計でのアナログ技術

2-4. デジタルインターフェースのアナログ技術

- 2-4-1. 反射とリングング(オーバーシュート)
- 2-4-2. シリアルバスインターフェース(I2Cなど)
- 2-4-3. LVDS
- 2-4-4. USB

3. 電力(駆動・出力)回路

- 3-1. エミッタ(ソース)接地(スイッチング)の基礎と実際
- 3-2. エミッタ(ソース)フォロアの基礎と実際

4. 熱設計と信頼性

- 4-1. 信頼性を設計する
- 4-2. 半導体の放熱設計

5. 輻射とノイズ

- 5-1. 静電気
- 5-2. 電源妨害
- 5-3. 不要輻射

6. デジタルシステムでのアナログ

実際にシステム設計で使ったアナログ技術

【質疑応答】

【LIVE配信セミナーとは?】

- ・本セミナーは「Zoom」を使ったライブ配信セミナーとなります。「ミーティング用Zoomクライアント」をダウンロードするか、Webブラウザから参加するかの2種類がございます。ZOOM WEBセミナーのはじめかた(<http://www.rdsc.co.jp/files/instruction/zoom.pdf>)をご覧ください。
- ・お申込み後、受理のご連絡メールをさせていただきます。一部メールが通常セミナー形式(受講券、請求書、会場の地図)になっておりますが、LIVE配信のみのセミナーです。
- ・お申込み後、接続テスト用のURL(<https://zoom.us/test>)から「ミーティングテストに参加」を押していただき動作確認をお願いします。
- ・後日、別途視聴用のURLをメールにてご連絡申し上げます。セミナー開催日時の10分前に、視聴サイトにログインしていただき、ご視聴ください。
- ・セミナー資料は前日までには、お送りいたします。タブレットやスマートフォンでも視聴できます。

『アナログ回路設計【WEBセミナー】』セミナー申込書

会社・大学			
住所	〒		
電話番号		FAX	

お名前	所属・役職	E-Mail
①		
②		

会員登録(無料) ※案内方法を選択してください。複数選択可。

 Eメール 郵送

● セミナーの受講申込みについて ●

必要事項をご明記の上、FAXでお申込み下さい。弊社で確認後、必ず受領のご連絡をいたします。受講用URLは後日お送りいたします。

セミナーお申込み後のキャンセルは基本的にお受けしておりませんので、ご都合により出席できなくなった場合は代理の方がご出席ください。

お申込み・振込に関する詳細はHPをご覧ください。
⇒ <https://www.rdsc.co.jp/pages/entry>

個人情報保護方針の詳細はHPをご覧ください。
⇒ <https://www.rdsc.co.jp/pages/privacy>